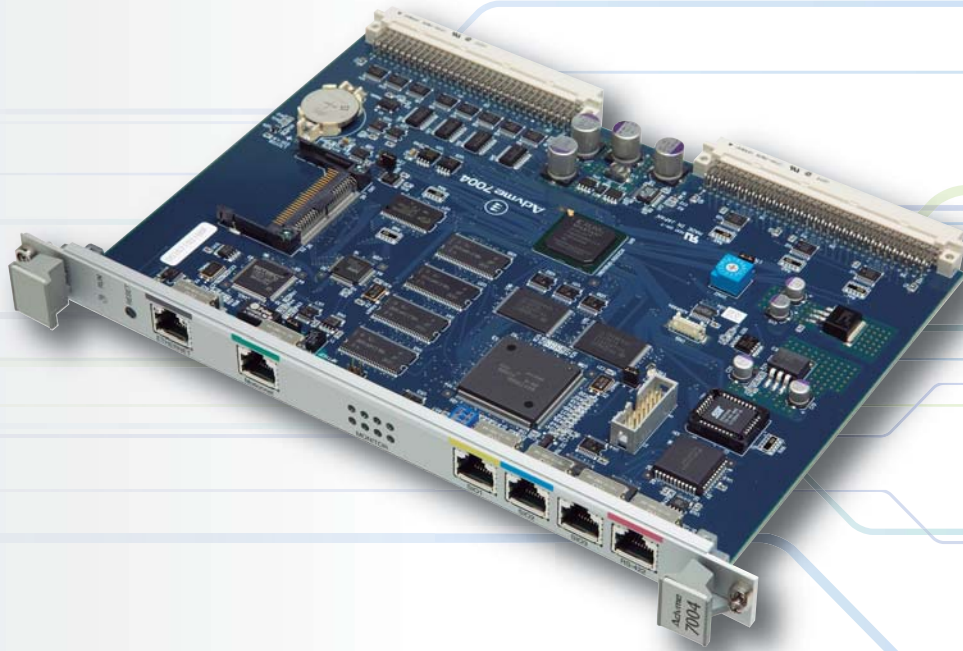


## Advme7004



## FEATURES

- 32ビットRISC-CPU HD6417750RF240V (以下SH-4) を搭載 (内部周波数240MHzで動作)
- メインメモリとして、SDRAM を128M バイト搭載 (オンボード、SH-4 に搭載可能な最大容量)
- バッテリバックアップ可能なSRAM を512k バイト搭載
- 100/10Base-T Ethernet を1 ポート搭載
- Motionnet を1 ポート搭載
- SIO を4 ポート搭載 (RS-232C が3 ポート、RS-422 が1 ポート)
- SH-4 は、ビッグエンディアンで使用可能
- VME バスマスタとして動作
- VME バスより供給される5V 単一電源で動作
- ICE 接続用14ピンコネクタ搭載
- TypeIまたはTypeIIのCompactFlashが使用可能

Advme7004は、RENESAS 製32ビットRISC-CPU SH7750 (SH-4) を搭載したVMEバスCPUボードです。

VMEバスインターフェースは専用のFPGAで実現しており、他のバスを経由することなく直接アクセスできます。入出力インターフェースとして、100/10BASE-TXイーサネットを1ポート、Motionnetを1ポート、シリアルを4ポート搭載しています。シリアルは、RS-232Cが3ポート、RS-422が1ポートになっています。

メインメモリとして128MバイトのSDRAMをオンボード実装している他、バッテリーバックアップ可能なSRAMを512kバイト実装しています。不揮発性メモリとして、ブート用に512kバイトのFlashメモリをソケット付けで実装している他、16Mバイトのアプリケーション用Flashメモリをオンボード実装しています。

また、ICEを接続するための14ピンコネクタを搭載しています。



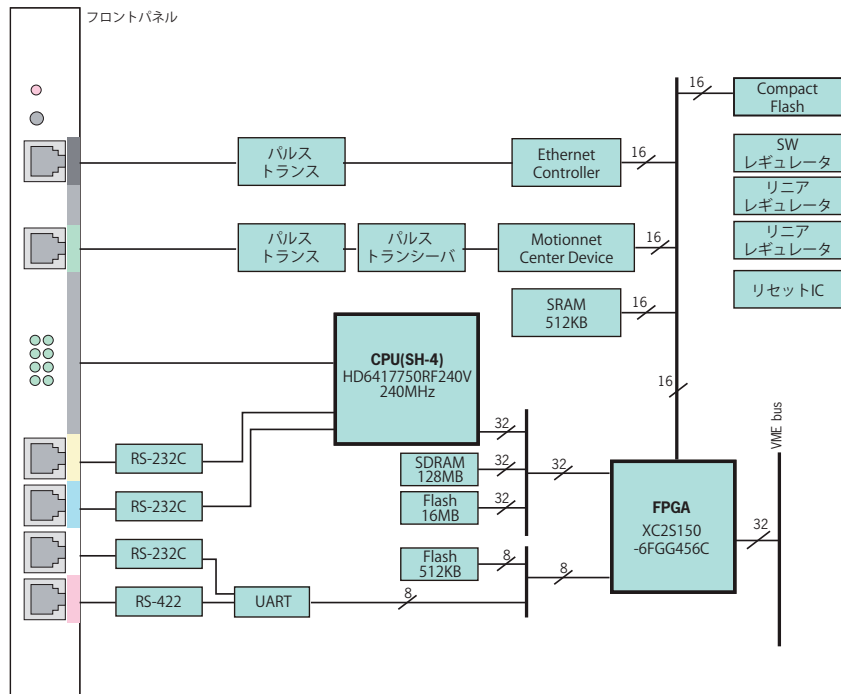
RoHS対応



### システム構成

CPU	CPU 内蔵キャッシュ 内部動作周波数	RENESAS 製HD6417750RF240V(QFP256) … SH-4 命令用16k バイト、データ用32k バイト 240MHz
メモリ	メインメモリ ブートROM アプリケーションROM SRAM CompactFlash	128M バイト(32M × 32 ビット)のSDRAM 512k バイト(512k × 8 ビット)のFlash メモリ 16M バイト(4M × 32 ビット)のFlash メモリ 512k バイト(256k × 16 ビット)のSRAM Type IまたはType IIのCompactFlash が使用可能 (モジュールはオプション)
ペリフェラル	イーサネット シリアルI/F Motionnet	100/10BASE-TX 仕様準拠 8ピンモジュラコネクタ(1ポート) 8ピンモジュラコネクタ(4ポート) 8ピンモジュラコネクタ(1ポート)
VME バスインタフェース	バス規格 ボード種別 シグナリングレベル バスマスタ機能  アービタ機能 インタラプトハンドラ機能  バスマスタ機能 コントローラ	VMEbus Specification Rev.C.3 準拠 VME バスマスタとして動作 システムコントローラ/非コントローラをジャンパーで設定可能 5V TTL D32, D16, D08(E0) をサポート A32, A24, A16 をサポート AMコードは非特権アクセス/ スーパーバイザアクセスを選択可能 BR3 のシングルレベルアービタ内蔵 VME バスの任意の割り込みレベルに対して割り込みベクタ (割り込みステータスID) の取得が可能 ACFAIL*, SYSFAIL* を監視 アクセスタイムアウトを監視 専用FPGA
電源	電源電圧 消費電流	DC5V ± 5%(VME ラックから供給) 1.2A(@DC5V)
外径寸法		6Uシングルスロット幅
環境対応	RoHS指令	2011/65/EU, (EU)2015/863

### ブロック図



お問合せコール: 東京: 03-5294-1731 岡山: 086-245-2861

お問合せメール: [sales@advanet.jp](mailto:sales@advanet.jp)

※仕様は予告なく変更されることがあります。